

مدارهای منطقی

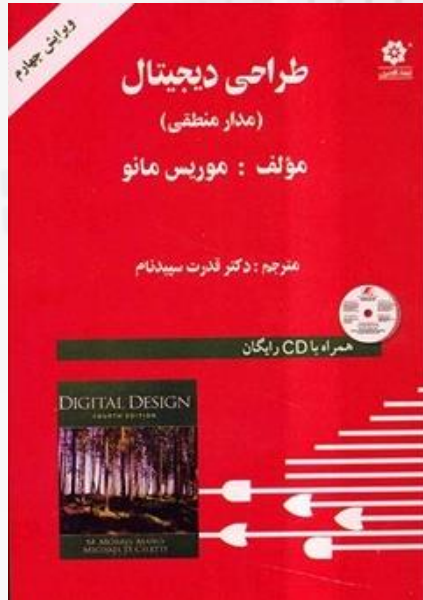
Logic Circuits

میلاذ سلطانی



دانشگاه آزاد اسلامی
واحد تربت جام

منابع



طراحی دیجیتال (مدار منطقی)

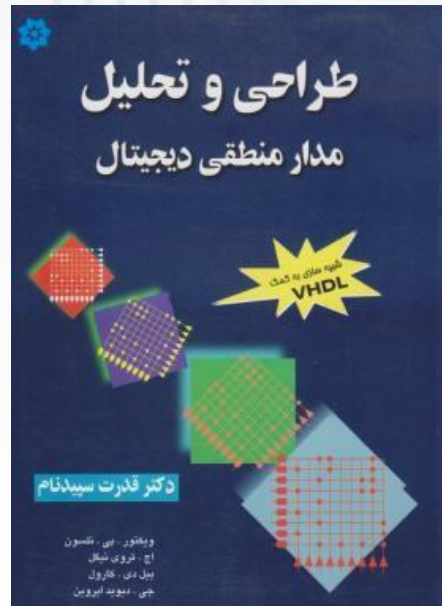
○ مؤلف: موريس مانو

★ مترجم: دکتر قدرت سپیدنام

طراحی و تحلیل مدار منطقی دیجیتال

○ مؤلف: ویکتور. پی. نلسون

★ مترجم: دکتر قدرت سپیدنام





ارزشیابی

امتیاز	فعالیت
۷۰	میانترم (از مباحث تدریس شده)
۱۳۰	پایانترم
+۲۰	پاسخ به سؤالات و تمرین
+۱۰	عدم غیبت حتی یک جلسه
+۲۱۰	مجموع امتیازات



مواد لازم!

حضور در کلاس درس اجباری نیست.

جهت حضور در کلاس، حداقل ۵ دقیقه قبل از **شروع درس**، در کلاس حضور داشته باشید. در غیر اینصورت اجازه ورود به کلاس نخواهید داشت.



لطفاً در کلاس، تلفن همراه خود را **خاموش** کنید یا روی بی صدا قرار دهید.



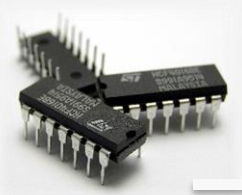
خروج از کلاس در هنگام تدریس ممنوع است!



هنگام درس دقت کافی داشته و برای دیگران مزاحمت ایجاد نکنید.

وقت استراحت در اواسط کلاس داده خواهد شد.





ارتباط

پست الکترونیک :

milad.soltany@gmail.com

وبسایت :

www.miladsoltani.ir

شماره تماس تلگرام :

09393287139

کانال شخصی در تلگرام جهت اطلاع رسانی:

https://t.me/Mr_miladsoltani